

AMT630HV160 SDK

代码使用注意事项

版本: V1.0

日期: 2025-09

深圳开阳电子股份有限公司拥有随时修改本手册的权利，内容如有更改，恕不另行通知。深圳开阳电子股份有限公司对本手册不承担任何形式的保证，包括但不限于对产品特定用途适销性和适用性的隐含保证。深圳开阳电子股份有限公司对本手册中包含的错误或对本手册的使用所带来的偶然或继起损害不承担任何责任。

版本记录：

日期	版本号	更新说明
2025-09	V1.0	初始版本

1 MCU 访问系统 SYSCTL 寄存器限制说明

CPU 工程启动前，MCU 具有访问系统 SYSCTL 寄存器的权限；CPU 工程启动后，CPU 获取系统 SYSCTL 寄存器的访问权限，此时 MCU 失去对系统 SYSCTL 寄存器的访问权限，MCU 读写系统 SYSCTL 寄存器无效（可以正常读写寄存器，但是读取的数据值异常，写寄存器无效），所以在 CPU 工程启动后，MCU 不能继续访问系统 SYSCTL 寄存器，否则会引发未知的异常。因此，MCU 工程中对系统 SYSCTL 寄存器的读写操作必须在 CPU 工程启动前进行，如果需要实时使用系统 SYSCTL 寄存器的值，需要在 CPU 工程启动前进行读取并保存（到变量中）使用。